PATENT ABSTRACTS OF JAPAN

(11) Publication number:

06-155866

(43) Date of publication of application: 03.06.1994

(51)Int.CI.

B41J 29/46

B41J 29/38

B41J 29/42

G06F 15/20

(21)Application number: 04-331271

(71)Applicant: CITIZEN WATCH CO LTD

(22)Date of filing:

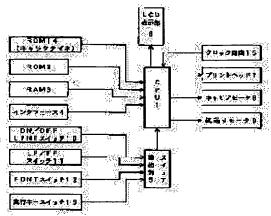
18.11.1992

(72)Inventor: UCHIDA NOBORU

(54) PRINTER HAVING DEMONSTRATION FUNCTION

(57)Abstract:

PURPOSE: To improve user's convenience by discriminating the presence of the current supply state of an input signal at the time of the closing of a power supply and, in the case of a current non-supply state, displaying the function of a printer or the operation method of demonstration printing on an operation panel. CONSTITUTION: When the power supply of a printer is closed, a CPU 1 discriminates whether an interface 4 is connected to a host computer. When the interface 4 is not connected, the CPU I drives a clock circuit 15 and selects the meassage related to the operation procedure of demonstration printing start from the sentence data stored in an ROM 2 to display the same on an LCD display part 6 and the clock circuit 15 discriminates whether a predetermined time is elapsed. An ON/OFF line switch 10 is operated before the predetermined time is elapsed to discriminate whether there is signal input. When there is no signal input, processing is repeated.



When there is signal input, for example, a message 4 such as 'please set paper' is displayed. On and after, procedures are successively displayed.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

3 : :== .

[Date of requesting appeal against examiner's decision of rejection] [Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

•

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-155866

(43)公開日 平成6年(1994)6月3日

(51)Int.Cl. ⁵		識別記号		庁内整理番号	:	FI	技術表示箇所
B 4 1 J	29/46		Α	9113-2C			
	29/38		Z	9113-2C			
	29/42		F	9113-2C			
G 0 6 F	15/20	5 6 6	Z	9288-5L			

寒杏請求 未請求 請求項の数1(全 8 頁)

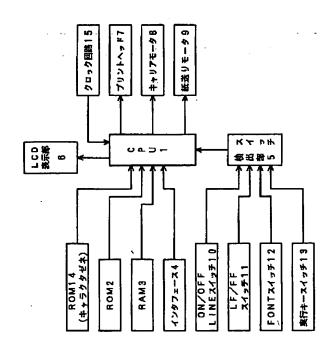
(21)出願番号	特願平4-331271	(71)出願人	000001960
			シチズン時計株式会社
(22)出願日	平成4年(1992)11月18日		東京都新宿区西新宿2丁目1番1号
		(72)発明者	内田 昇
			埼玉県狭山市水野236-18
		(74)代理人	弁理士 竹本 松司 (外2名)

(54)【発明の名称】 デモンストレーション機能付プリンタ

(57) 【要約】

【目的】 プリンタの電源投入時、プリンタがホストと接続状態にない場合に、プリンタのオペレーションパネルにプリンタの内部情報としてデモンストレーション印字の開始方法やプリンタの特徴を表示するデモンストレーション機能付プリンタを提供する。

【構成】 文章表示可能なオペレーションパネルと、インタフェース4と、インタフェース4に接続されるホストよりの信号が入力される入力信号線の通電状態の有無を判別する接続判別手段とを備えたプリンタにおいて、電源投入時に入力信号線の通電状態の有無を接続判別手段に判別させ、入力信号線が通電状態にないと判定した場合に、プリンタの内部情報としてプリンタの機能やデモンストレーション印字の操作方法をオペレーションパネルに表示する制御手段を設ける。



【特許請求の範囲】

【請求項1】 文章表示可能なオペレーションパネル と、インタフェースと、前記インタフェースに接続され るホストよりの信号が入力される入力信号線の通電状態 の有無を判別する接続判別手段とを備えたプリンタにお いて、電源投入時に前記入力信号線の通電状態の有無を 前記接続判別手段に判別させ、前記入力信号線が通電状 態にないと判定した場合に、前記プリンタの内部情報と して前記プリンタの機能やデモンストレーション印字の 操作方法を前記オペレーションパネルに表示する制御手 10 段を設けたことを特徴とするデモンストレーション機能 付プリンタ。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、文章表示可能なオペレ ーションパネルを備えたデモンストレーション機能付プ リンタに関する。

[0002]

【従来の技術】プリンタの機能を見る方法として、プリ えば、パーソナルコンピュータ等のデータを印字する端 末機械であるため、プリンタ単体では、印字することが できず、ホストコンピュータあるいはパーソナルコンピ ュータ等をプリンタに接続し、何等かの印字プログラム を動作させる必要があるが、これらの操作手順は、プリ ンタを使用する使用者にとっては煩雑で気軽に行うこと は非常に困難である。

【0003】また、プリンタに特定の操作を行うことに より、プリンタが印字データを派生してプリンタの内部 情報を印字する自己印字機能を備えたプリンタが、特開 昭63-92473号として知られている。このもの は、コンピュータの製造メーカによってESCコードの コード体系が異なる制御プログラムを記憶したエミレー ション用ICカードを装着して、該装着したICカード の記憶情報に従って印字動作するものであるが、このプ リンタにしても、使用者はプリンタが自己印字機能を有 するか否か、また、プリンタを自己印字モードにする操 作手順等についても容易に知ることができないものであ

【0004】特に、店頭陳列等、プリンタのみが単体で 40 置かれている場合は、どのようにすれば自己印字を開始 するのか理解することはほとんど不可能である。

【0005】これとは別に、文章情報を表示できる表示 器を備えたプリンタが、例えば、特開平3-25678 1号として公知であり、このものは、文章情報を入力す る情報入力キーと、文章情報を記憶するための不揮発性 メモリとを備え、プリンタの制御部が、情報入力キーか ら入力される文章情報を不揮発性メモリに記憶させ、該 プリンタが記憶させた文章情報に対応する状態となった 場合に、該プリンタの状態に対応する文章情報を表示器 に表示させるものである。

[0006]

【発明が解決しようとする課題】本発明の目的は、プリ ンタの電源投入時、プリンタがホストと接続状態にない 場合に、プリンタのオペレーションパネルにプリンタの 内部情報としてデモンストレーション印字の開始方法や プリンタの特徴を表示するデモンストレーション機能付 プリンタを提供することにある。

2

[0007]

【課題を解決するための手段】本発明のデモンストレー ション機能付プリンタは、上記課題を解決するために、 文章表示可能なオペレーションパネルと、インタフェー スと、前記インタフェースに接続されるホストよりの信 号が入力される入力信号線の通電状態の有無を判別する 接続判別手段とを備えたプリンタにおいて、電源投入時 に前記入力信号線の通電状態の有無を前記接続判別手段 に判別させ、前記入力信号線が通電状態にないと判定し た場合に、前記プリンタの内部情報として前記プリンタ の機能やデモンストレーション印字の操作方法を前記オ ンタの試し印字を行わせる場合があるが、プリンタは例 20 ペレーションパネルに表示する制御手段を設けたことを 特徴とする。

[8000]

【作用】制御手段は、電源投入時に、接続判別手段によ りインタフェースに接続されるホストよりの信号が入力 される入力信号線の通電状態の有無を判別し、入力信号 線が通電状態にないと判定する場合に、プリンタの内部 情報としてプリンタの機能やデモンストレーション印字 の開始方法をオペレーションパネルに文章表示する。

[0009]

【実施例】以下、本発明の実施例を図面を参照して説明 する。図1は、実施例のデモンストレーション機能付プ リンタの要部ブロック図であり、該プリンタの各部の制 御プログラムや文章表示用データ等を格納したROM2 とデータの一時記憶等に用いられるRAM3及びROM 2の制御プログラムに従って各部を駆動制御するCPU 1によって構成され、該制御部は条件検出手段や条件判 定手段を兼ねる。

【0010】また、CPU1に対して、ROM2、RA M3、キャラクタゼネレータとしてのROM14、ホス トコンピュータからの信号の入力を行うインタフェース 4、プリンタに配備される各スイッチの信号を入力する スイッチ検出部5、オペレーションパネルに設けられた 文章表示可能なLCD表示部6、プリントヘッド7、キ ャリッジを駆動するキャリアモータ8及び紙送りモータ 9がバス接続されている。

【0011】さらに、スイッチ検出部5には、オンライ ン・オフラインを選択するON/OFFライン選択スイ ッチ10と、行送りページ送りを指令するLF/FFス イッチ11と、FONTスイッチ12と、実行キースイ ッチ13とが接続されている。なお、クロック回路15 10

は、CPU1の処理周期を規定するものである。

【0012】インタフェース4としては、シリアルイン タフェースを用いてもセントロニクス準拠のパラレルイ ンタフェースを用いてもよい。シリアルインタフェース を用いた場合には、双方向データ転送が可能であるた め、制御信号線やデータを用いてプリンタにホストコン ピュータが接続されているか否かが確認できる。セント ロニクス準拠のパラレルインタフェースを用いる場合に は、受信専用であるためプリンタ側よりホストコンピュ ータが接続されているか否かを確認することが直接でき ないが、図2または図3に示されるような回路構成とす ることにより、接続の有無の読み出しが可能となる。

【0013】図2において、セントロニクス準拠のパラ レルインタフェースのストローブ入力信号線16より分 岐して一方は抵抗R 1 が介して接地され、他方には抵抗 とコンデンサよりなるノイズ除去回路17が設けられ、 再び分岐して、データラッチ18と図示せぬCPU1と に接続されている。また、データラッチ18は、ホスト 側の8ビットデータ送出信号線に接続される。

【0014】ホスト側において、ストローブ信号出力線 19は、通常、抵抗R2を介して所定の電圧が印加され ておりハイレベルとなっている。ホスト側では、プリン タに対してデータを送る際、8ビットデータ送出に同期 してストローブ信号をハイレベルよりローレベルに切替 え、プリンタ側では、ストローブ信号がローレベルとな るとデータラッチ18によってラッチされている8ビッ トデータが送出されてプリンタに入力される。なお、プ リンタ側の抵抗R1は、パラレルインタフェースのハン ドシェイクに影響を及ぼさない程度の抵抗値としてお り、ホスト側の抵抗R2に比べ十分大きい値である。ま 30 た、記号Aは、ホスト側のストローブ信号出力線19と プリンタ側のパラレルインタフェースのストローブ信号 線16の接続点を表わし、記号Cは、図示せぬCPU1 の信号読み出し点である。

【0015】プリンタがホストコンピュータに接続され ていない場合には、記号A点には電圧が印加されていな いので、ローレベルであり、読み出し点Cがローレベル となる。

【0016】プリンタがホストコンピュータに接続さ ストコンピュータのストローブ信号出力線19に所定電 圧が印加され、抵抗R1が接地されているので、抵抗R 2、抵抗R1を経由して電流が流れる。抵抗R1は、抵 抗R2に比べ十分大きい値であるから、抵抗R1による 電圧降下は非常に小さく、従って記号A点、即ち、パラ レルインタフェースのストローブ信号線16の受信端A における電圧は、ハイレベルとなり、従って、読み出し 点Cがハイレベルとなる。これにより、プリンタ側のC PU1は、ホスト側に接続されているか否かを判定でき る。

【0017】図3に示される回路は、通常、標準セント ロニクスインタフェースのストローブ端子が、テスティ ングを行うとハイレベルを示すことから、標準セントロ ニクスインタフェースとの互換性を持たせるためのもの である。

【0018】図3の回路は、図2に示した回路におい て、セントロニクス準拠のパラレルインタフェースのス トローブ入力信号線16の抵抗R1が介して接地される 分岐点に、トランジスタを有する回路20、即ち、トラ ンジスタTRのエミッタを接続し、トランジスタTRの コレクタに抵抗R3を介して所定の電圧を印加し、トラ ンジスタTRのベースBをローレベルとハイレベルに切 替えるように構成した回路を付加したものである。な お、プリンタ側の抵抗R3は、抵抗R1に比べ十分小さ い値である。

【0019】図3の回路において、プリンタの電源投入 時、プリンタ側のCPU1は、トランジスタTRのベー スBをローレベルとする。このため、トランジスタTR には、抵抗R3を介してコレクタ電流は流れない。プリ ンタがホストコンピュータに接続されていない場合に は、記号A点にはホスト側のストローブ信号出力線19 よりの電圧が印加されていないので、ローレベルであ り、読み出し点Cがローレベルとなる。プリンタ側のC PU1は、読み出し点Cのローレベルを検出すると、ト ランジスタTRのベースBをハイレベルに切替える。ト ランジスタTRのコレクタに抵抗R3を介して所定の電 圧を印加されているので、抵抗R3、トランジズダT R、抵抗R1を経由して電流が流れ、抵抗R3は、抵抗 R1に比べ十分小さい値であるから、抵抗R3による電 圧降下は非常に小さく、従って記号A点、即ち、パラレ ルインタフェースのストローブ信号線16のストローブ 端子Aにおける電圧は、ハイレベルとなり、プリンタ側 のストローブ端子Aにおいてテスティングを行うとハイ レベルを示す。

【0020】プリンタがホストコンピュータに接続さ れ、ホストコンピュータが通電状態である場合には、ホ ストコンピュータのストローブ信号出力線19に所定電 圧が印加され、抵抗R1が接地されているので、抵抗R 2、抵抗R1を経由して電流が流れる。抵抗R1は、抵 れ、ホストコンピュータが通電状態である場合には、ホ 40 抗R2に比べ十分大きい値であるから、抵抗R1による 電圧降下は非常に小さく、従って記号A点、即ち、パラ レルインタフェースのストローブ信号線16の受信端A における電圧は、ハイレベルとなり、従って、読み出し 点Cがハイレベルとなる。これにより、プリンタ側のC PU1は、ホスト側に接続されているか否かを判定でき る。CPU1は、読み出し点Cのハイレベルを検出した 場合には、トランジスタTRのベースBをローレベルの ままにする。図3の回路において、トランジスタTRの ベースBがローレベルである場合には、図2に示す回路 50 と等価となる。

【0021】なお、プリンタがホストコンピュータに接 続されていない場合には、CPU1は、トランジスタT RのベースBをハイレベルに切替え、後述する、プリン タの機能やデモンストレーション印字の操作方法をオペ レーションパネルに表示する表示処理を行うが、この表 示処理を終了すると、再び、トランジスタTRのベース Bをローレベルにし、ホスト側に接続されているか否か を判別する。

【0022】以下、ROM2に格納された制御プログラ ムの要部を示すフローチャート(図4乃至図6)を参照 して本実施例におけるデモンストレーション機能付プリ ンタの処理動作を説明する。

【0023】プリンタの電源が投入されると、CPU1 は、インタフェース4がホストコンピュータに接続状態 となっているか否か (ステップa1)、即ち、ホストコ ンピュータよりのストローブ信号が検出されるか否かを 判別する。プリンタがホストコンピュータと接続され、 ホストコンピュータに電源が投入されている場合には、 ホストコンピュータはストローブ信号をローレベルとす るのでステップa1の判別結果が真となる。

【0024】プリンタがホストコンピュータと接続され ていない場合には、ステップalの判別結果が偽となっ てCPU1はステップa2に移行し、タイマT1を作動 し (ステップ a 2) 、ROM 2 に格納されている文章デ ータよりデモンストレーション印字開始の操作手順に関 するメッセージ1を選択してLCD表示部6に表示する 処理を行うと共に (ステップ a 3) 、タイマT 1 が所定 時間に達したか否かを判別する(ステップa4)。

【0025】LCD表示部6に表示されるメッセージ1 は、例えば、「デモ印字を行いたい場合には、ON L INEキーを押して下さい。」のように文章をスクロー ル表示によって行う。

【0026】CPU1は、ステップa4の判別処理にお いて、タイマT1が所定時間に達するまでの間、ON LINEスイッチ10が操作されることによる信号入力 があるか否かを判別し(ステップa5)、信号入力がな い場合には、ステップa3乃至ステップa5の各処理を 繰り返し実行し、ON LINEスイッチ10よりの信 号入力が検出された場合には、CPU1は、ステップa 13に移行する。また、ON LINEスイッチ10よ りの信号入力が検出されないままタイマT1が所定時間 に達すると、CPU1は、ステップa6に移行する。

【0027】 CPU1がステップa13に移行した場合 には、CPU1は、LCD表示部6に、例えば、「用紙 をセットして下さい。」とメッセージ4を文章表示する 処理を行い(ステップa 1 3)、用紙がセットされてい るか否かを判別し(ステップa14)、用紙がセットさ れていない場合には、ステップa13及びステップa1 4の処理を繰り返し、用紙がセットされている場合に は、LCD表示部6に、例えば、「実行キーを押すとデ 50 スケーラブルFont内蔵」

モ印字を開始します。」とメッセージ5を文章表示する 処理を行い(ステップa 15)、実行キースイッチ13 よりの信号が検出されるか否かを判別する(ステップa 16).

【0028】CPU1は、実行キースイッチ13よりの 信号が検出されるまでの間、ステップa15及びステッ プa16の処理を繰り返し実行し、実行キースイッチ1 3よりの信号が検出されると(ステップa 16)、デモ ンストレーション印字に関するステップa17の処理を 10 実行すると共に (ステップ a 17)、印字が終了したか を判別する (ステップ a 1 8)。

【0029】 CPU1は、印字が終了するまでの間、ス テップa17及びステップa18の処理を繰り返し実行 し、印字が終了すると (ステップ a 18) 、処理を終了 する。デモンストレーション印字される内容は、例え ば、プリンタ内部の乱数等を用いて星占い等のゲーム性 を有する事項を印字出力させてもよい。

【0030】また、メッセージ1が所定時間表示される 間に、ON LINEスイッチ10が操作されなかった 20 場合には、CPU1は、ステップ a 6 に移行し、タイマ T1を作動し(ステップa6)、プリンタの仕様に関す るメッセージ2をLCD表示部6に表示する処理を実行 し (ステップ a 7) 、タイマT.1 が所定時間に達したか。 否かを判別する(ステップa8)。LCD表示部6に は、メッセージ2が、例えば、「このプリンタの仕様を 知りたい場合は、FONTキーを押して下さい。」とい う文章がスクロール表示される。

【0031】CPU1は、タイマT1が所定時間に達す るまでの間、即ち、メッセージ2がLCD表示部6に表 30 示されている間、FONTスイッチ12からの信号入力 が検出されるか否かを判別し(ステップa9)、FON Tスイッチ12からの信号入力が検出されない場合に は、ステップ a 7乃至ステップ a 9の各処理を繰り返し 実行し、タイマT1が所定時間に達するとステップa1 0に移行する。また、タイマT1が所定時間に達するま での間に、FONTスイッチ12からの信号入力が検出 されると、CPU1は、ステップa17に移行する。

【0032】CPU1がステップa17に移行した場合 には、CPU1は、タイマT1を作動し(ステップa1 40 7)、LCD表示部6に、プリンタの仕様を表示する処 理を実行し(ステップa18)、タイマT1が所定時間 に達したか否かを判別し(ステップa19)、タイマT 1が所定時間に達するまでの間、ステップ a 1 8 および ステップ19の処理を繰り返し実行し、タイマT1が所 定時間に達すると処理を終了する。

【0033】この間、LCD表示部6には、例えば、 「印字速度 280cps (HIスピードドラフト時) LQ 12Font DP 2Font内蔵 **騒音46DBA**

のような、プリンタの仕様項目がスクロール表示され る。

【0034】また、メッセージ2が所定時間表示される 間に、FONTスイッチ12よりの入力が検出されなか った場合には、CPU1は、ステップa10に移行し、 タイマT1を作動し(ステップa10)、プリンタの機 能に関するメッセージ3をLCD表示部6に表示する処 理を実行し(ステップall)、タイマTlが所定時間 に達したか否かを判別する(ステップa12)。LCD 表示部6には、メッセージ3が、例えば、「このプリン タの特徴や機能を知りたい場合は、LFキーを押して下 さい。」のようにスクロール表示される。

【0035】CPU1は、タイマT1が所定時間に達す るまでの間、即ち、メッセージ3がLCD表示部6に表 示されている間、LFスイッチ11からの信号入力が検 出されるか否かを判別し(ステップa20)、LFスイ ッチ11からの信号入力が検出されない場合には、ステ ップa11, ステップa12, ステップa20の各処理 を繰り返し実行し、タイマT1が所定時間に達すると、 処理を終了する。また、タイマT1が所定時間に達する までの間に、LFスイッチ11からの信号入力が検出さ れると、CPU1は、ステップa21に移行する。

【0036】CPU1がステップa21に移行した場合 には、CPU1は、タイマT1を作動し(ステップa2 1) 、LCD表示部6に、プリンタの機能を表示する処 理を実行し(ステップa22)、タイマT1が所定時間 に達したか否かを判別し(ステップa23)、タイマT 1が所定時間に達するまでの間、ステップa22および ステップ23の処理を繰り返し実行し、タイマT1が所 定時間に達すると処理を終了する。

【0037】この間、LCD表示部6には、例えば、 「1. 低騒音です。2. Fontを9種類選択できま す。3. ボタン1つで用紙が簡単にセットできます。 …」のように、プリンタの機能項目がスクロール表示さ れる。

【0038】また、CPU1は、処理を終了した周期の 次周期の処理において、再び、ステップ a 1のインタフ ェース4がホストコンピュータに接続状態となっている か否かの判別処理を実行するので、プリンタがホストコ ンピュータと接続され、ホストコンピュータに電源が投 40 11 LF/FFスイッチ 入されている場合には、通常のプリンタ動作に関するス テップa24の処理を実行する。

【0039】また、インタフェース4がホストコンピュ ータに接続状態にない場合に、ONLINEスイッチ1 0とFONTスイッチ12とLFスイッチ11のいずれ も操作されない場合には、CPU1は、メッセージ1と メッセージ2とメッセージ3とが順次所定時間おきにス クロール切替え表示することとなる。

[0040]

【発明の効果】本発明のデモンストレーション機能付プ 50

リンタによれば、文章表示可能なオペレーションパネル と、インタフェースと、インタフェースに接続されるホ

ストよりの信号が入力される入力信号線の通電状態の有 無を判別する接続判別手段とを備えたプリンタにおい て、電源投入時に入力信号線の通電状態の有無を接続判

別手段に判別させ、入力信号線が通電状態にないと判定 した場合に、プリンタの内部情報としてプリンタの機能 やデモンストレーション印字の操作方法をオペレーショ ンパネルに表示する制御手段を設けたので、ホストコン ピュータ等をプリンタに接続して何等かの印字プログラ ムを動作させる必要がなくプリンタ単体のみで、プリン タの電源を投入してオペレーションパネルを視認するこ とでプリンタの機能を知ることができ、また、デモンス トレーション印字の操作方法を文章表示することによ り、この操作方法に基づいてプリンタにデモンストレー ション印字させることが簡単に実施できる。

【図面の簡単な説明】

【図1】本発明の実施例に係るデモンストレーション機 能付プリンタの要部ブロック図

【図2】実施例におけるセントロニクス準拠のインタフ 20 ェースのホストコンピュータとの接続部分の回路図

【図3】実施例におけるセントロニクス準拠のインタフ ェースのホストコンピュータとの接続部分の別の回路図 【図4】本発明の実施例に係るデモンストレーション機 能付プリンタのCPUによる動作処理の一部を示すフロ

【図5】図4のフロー図のつづき

【図6】図5のフロー図のつづき

【符号の説明】

- 30 1 CPU
 - 2 ROM 3 RAM
 - 4 インタフェース
 - 5 スイッチ検出部
 - LCD表示部
 - 7 プリントヘッド
 - 8 キャリアモータ
 - 9 紙送りモータ
 - 10 ON/OFF LINEスイッチ
 - - 12 FONTスイッチ
 - 13 実行キースイッチ
 - 14 ROM
 - 15 クロック回路
 - 16 ストローブ信号線
 - 17 ノイズ除去回路
 - 18 データラッチ
 - 19 ストローブ信号出力線
 - 20 トランジスタを有する回路

